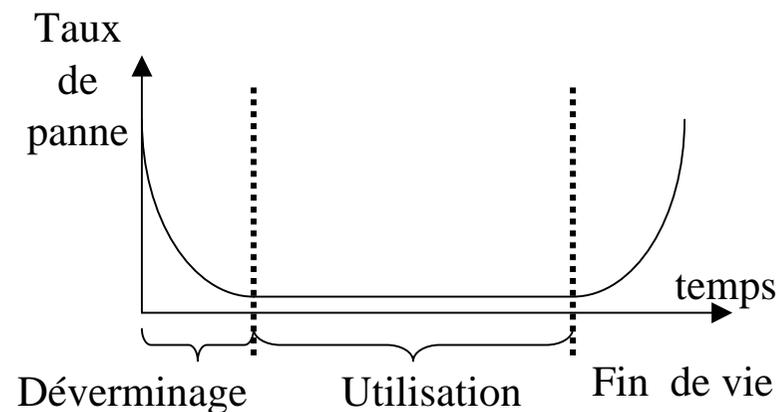
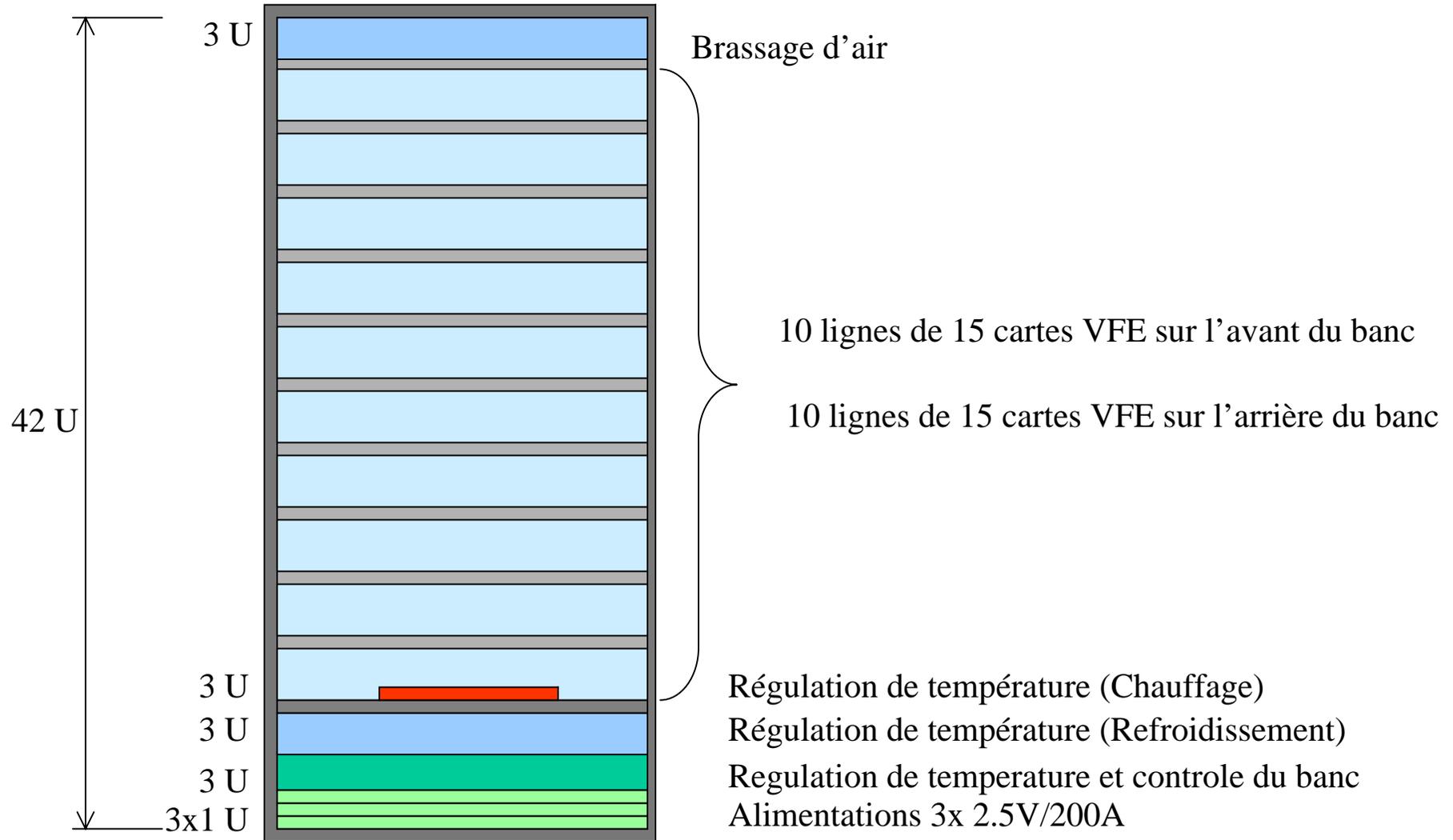


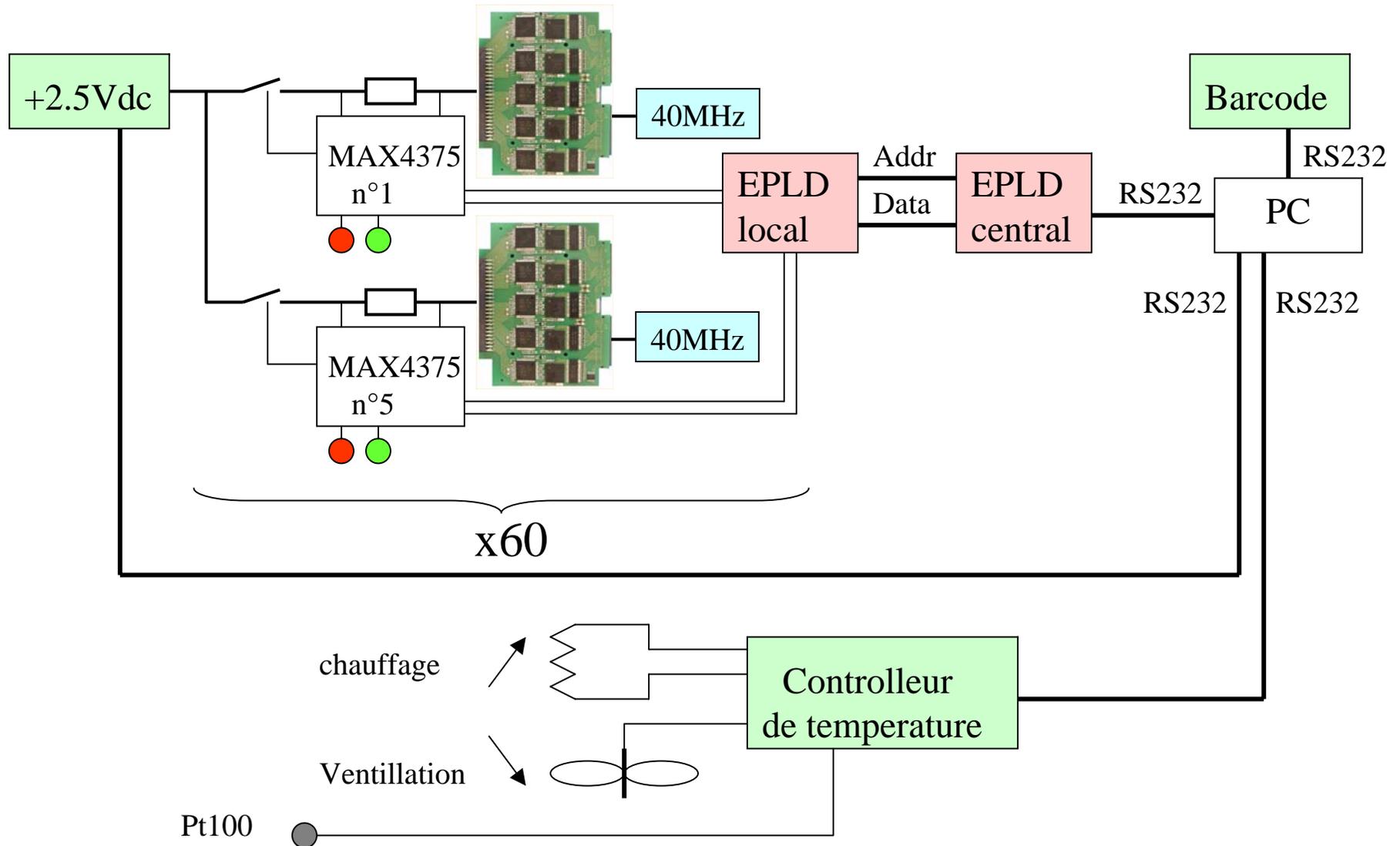
But : Permettre de s'assurer que les cartes VFE montées dans le détecteur sont exemptes de défauts de jeunesse.

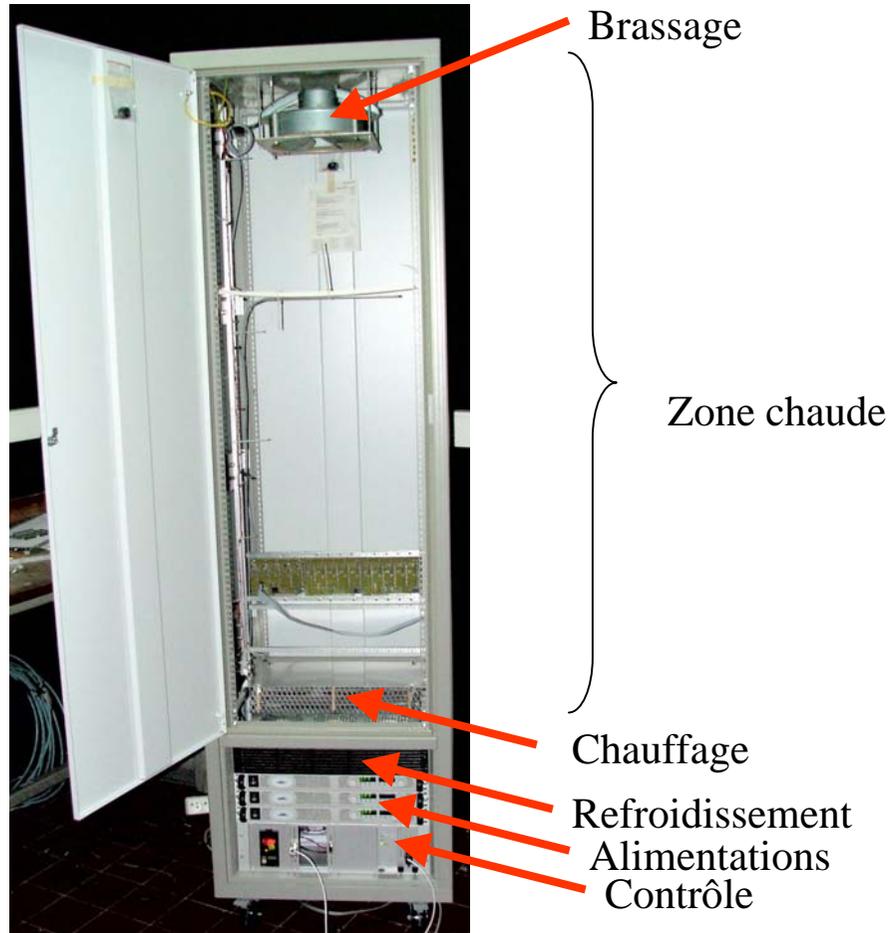
Théorie : Par une accélération du vieillissement des cartes VFE , faire en sorte que les cartes fragiles soient détectées.

Pratique : Fonctionnement des cartes à 60°C pendant 72 heures en monitorant la consommation de courant.











Banc de calibration : Principe (1)

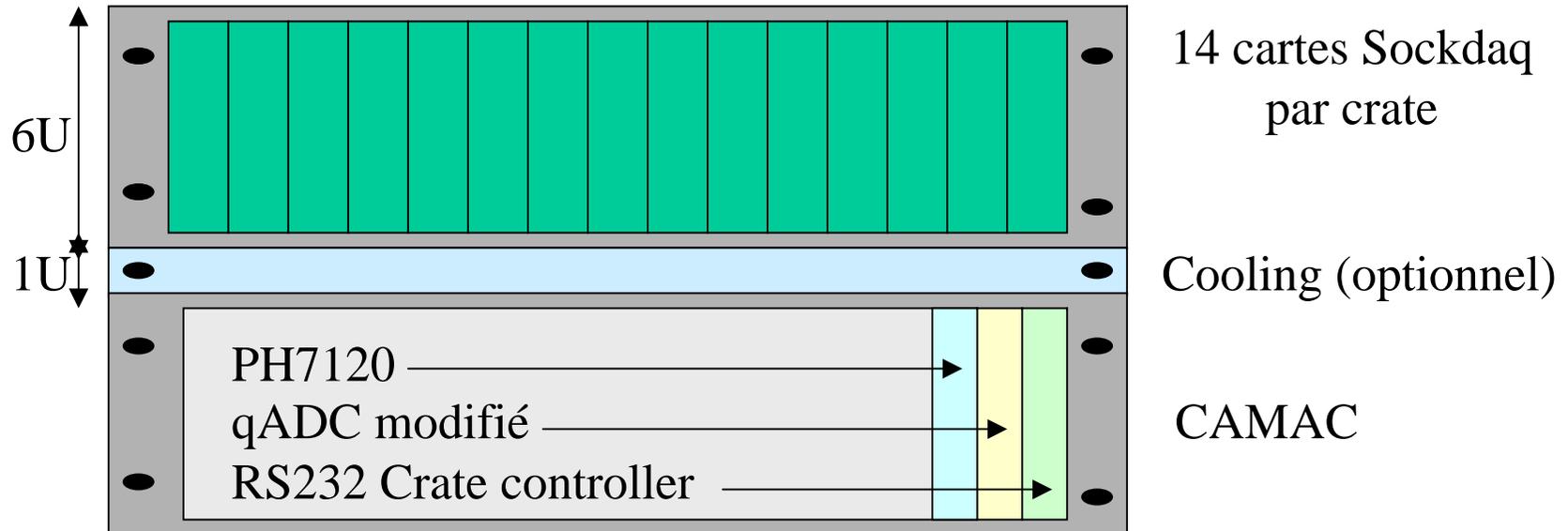


But : Vérifier le bon fonctionnement des cartes VFE.
Mesurer leurs paramètres caractéristiques pour affiner la précision du détecteur.

Théorie : Injection de stimuli de référence, acquisition des données issues de la cartes VFE, analyse et extraction des paramètres importants.
Linéarités, bruits...

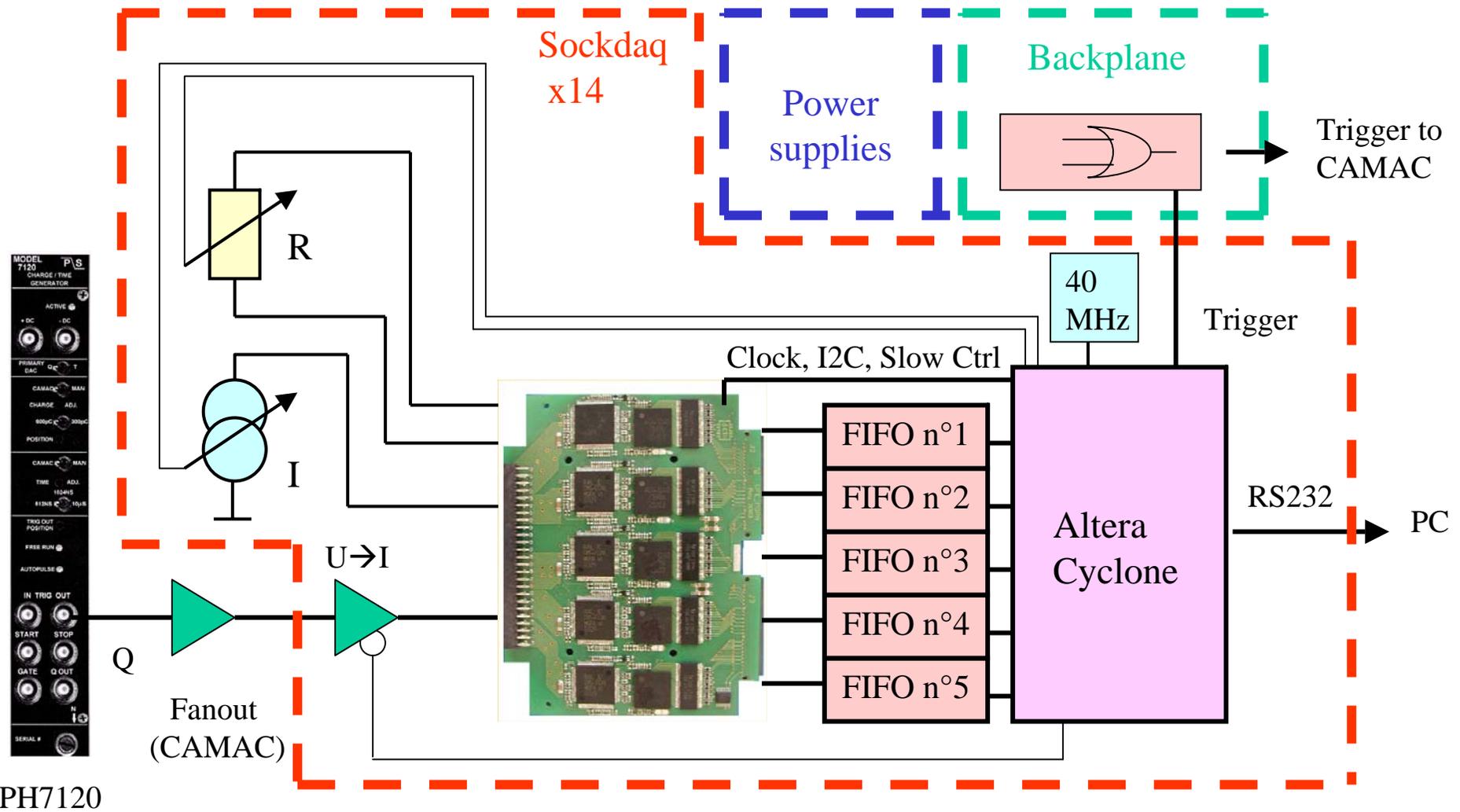
Pratique : Banc décrits ci-après...

Système vu de face :



Crate de test vu de dos :

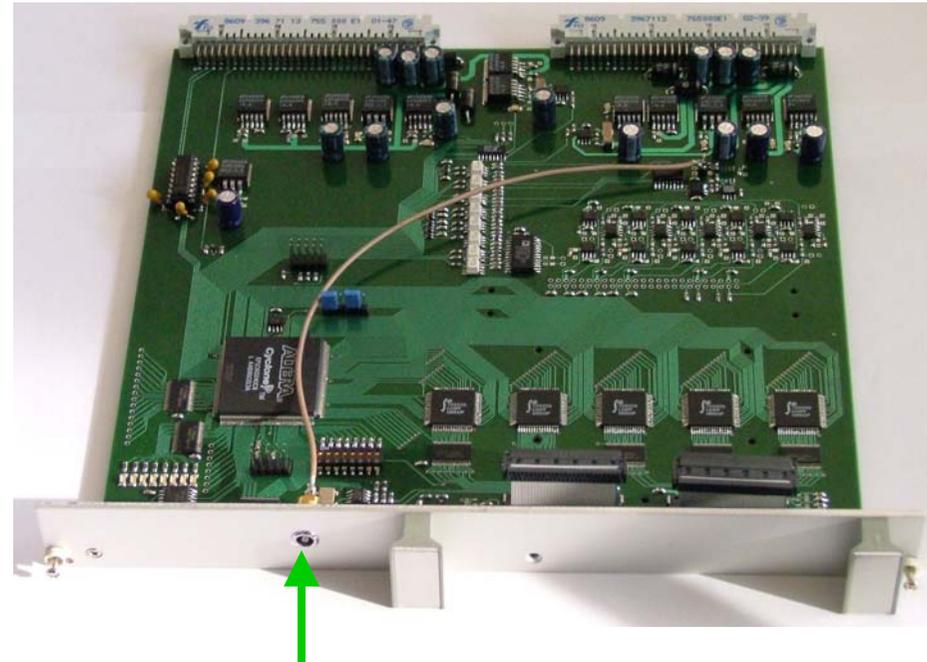
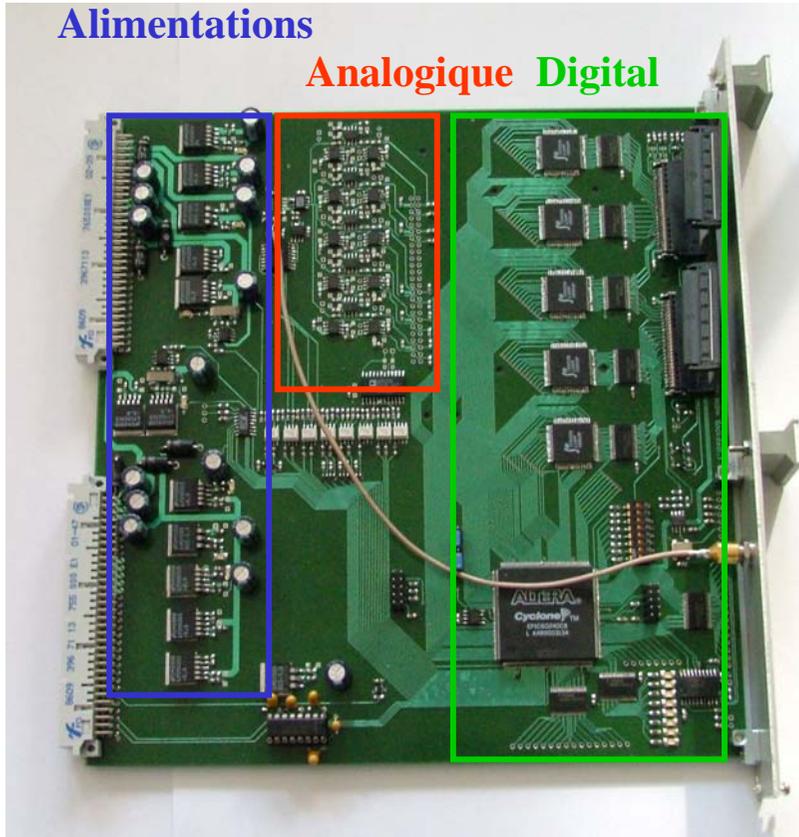
Analog. VFE	Analog. VFE	Digital VFE	Digital VFE	Digital Banc	Analog Banc	RS232
Analog. VFE	Analog. VFE	Digital VFE	Digital VFE	Digital Banc	-Analog Banc	220V



PH7120

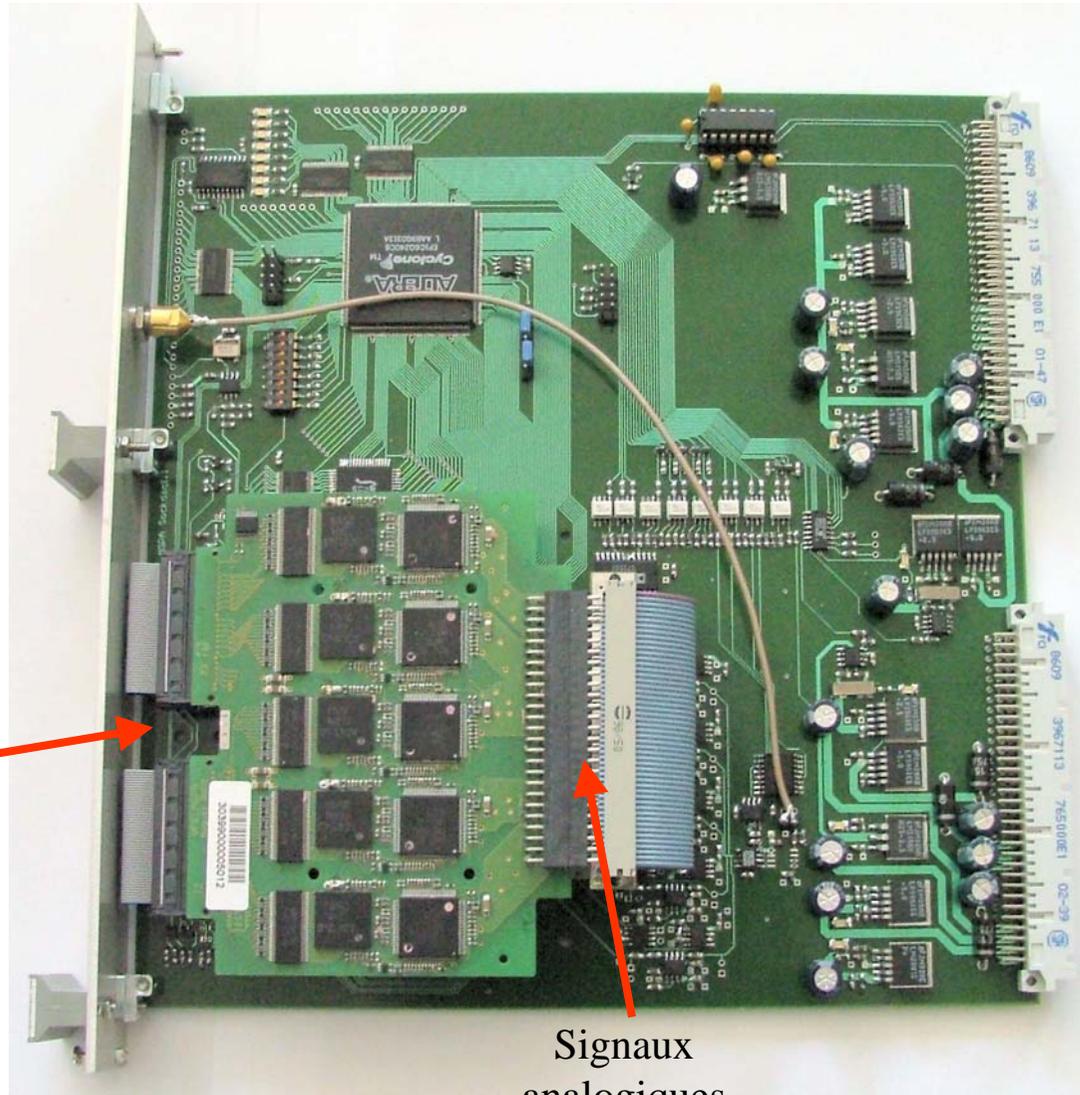
Alimentations

Analogique Digital

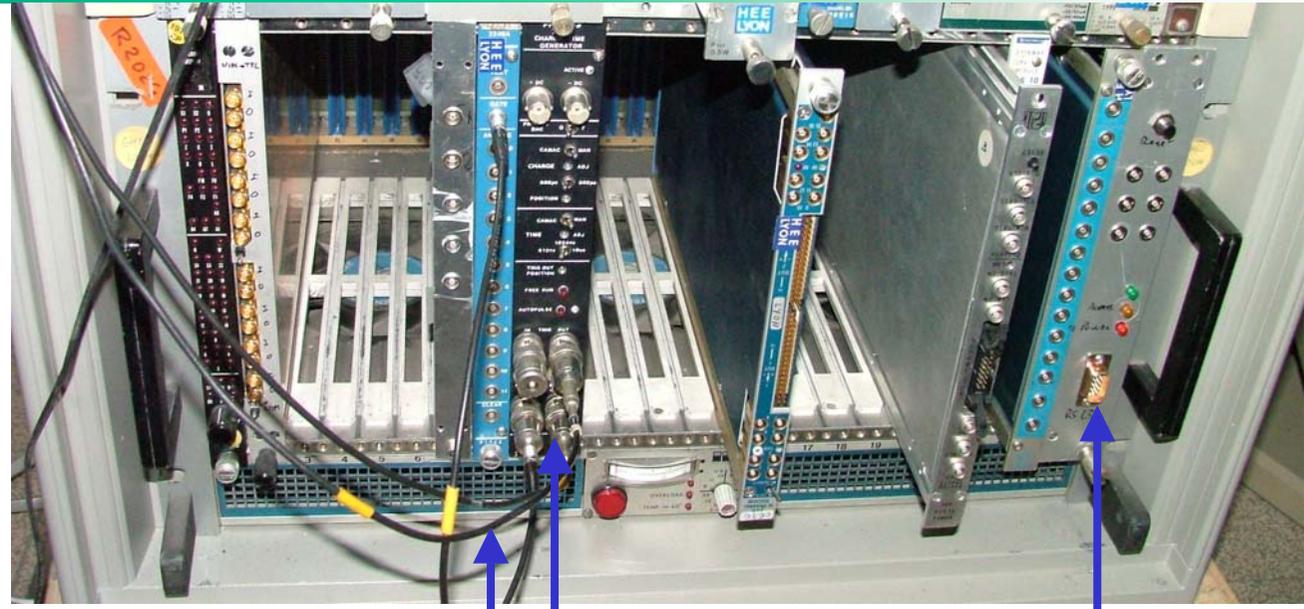


Charge input

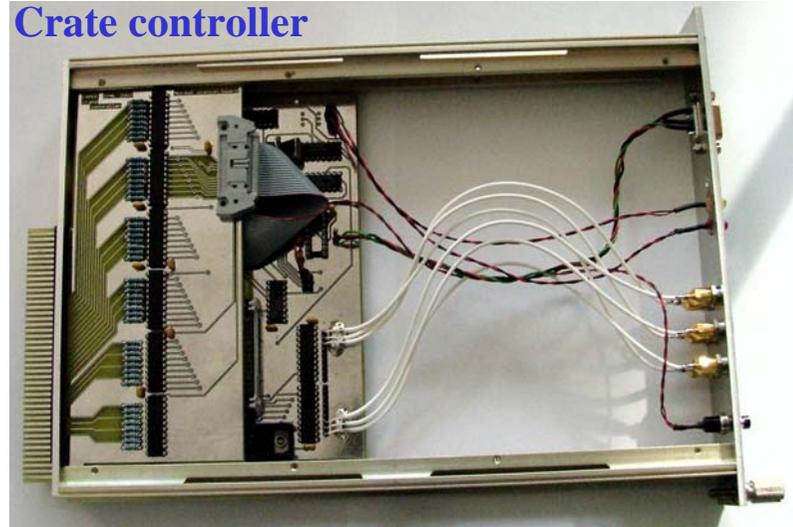
Signaux
digitaux



Signaux
analogiques



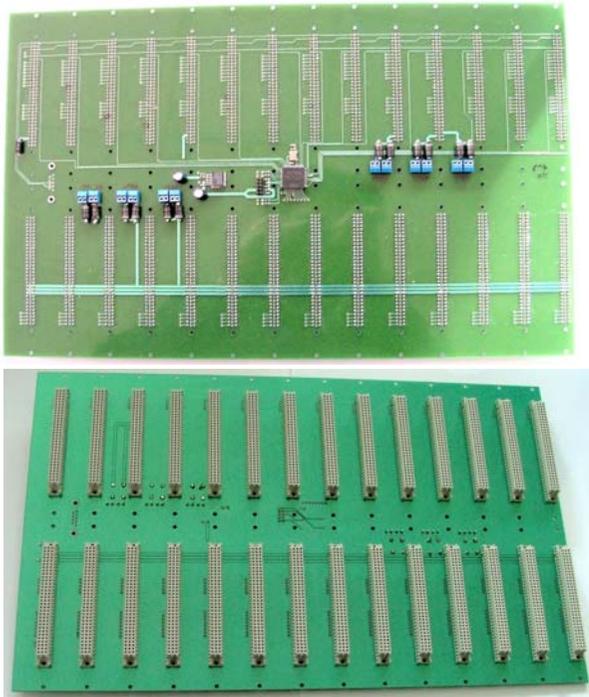
Crate controller



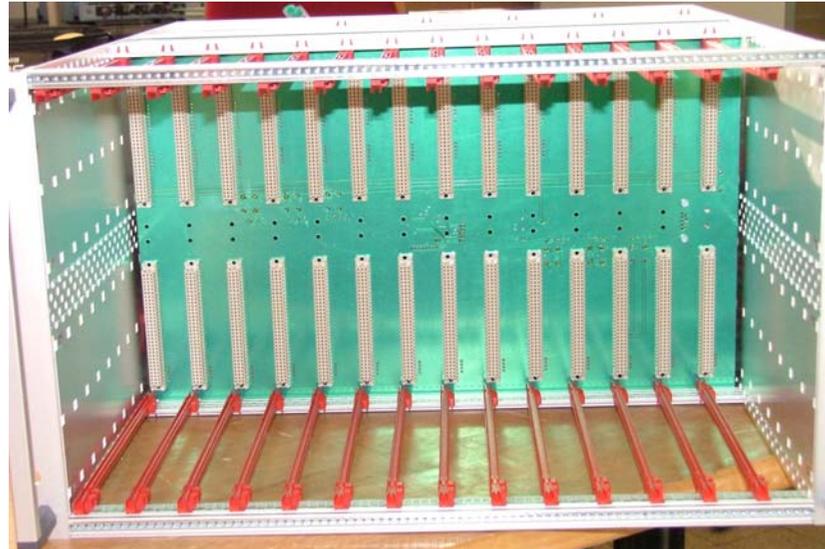
PH7120

qADC modifié (LC2249)

Crate controller



Motherboard
(avant et arriere)



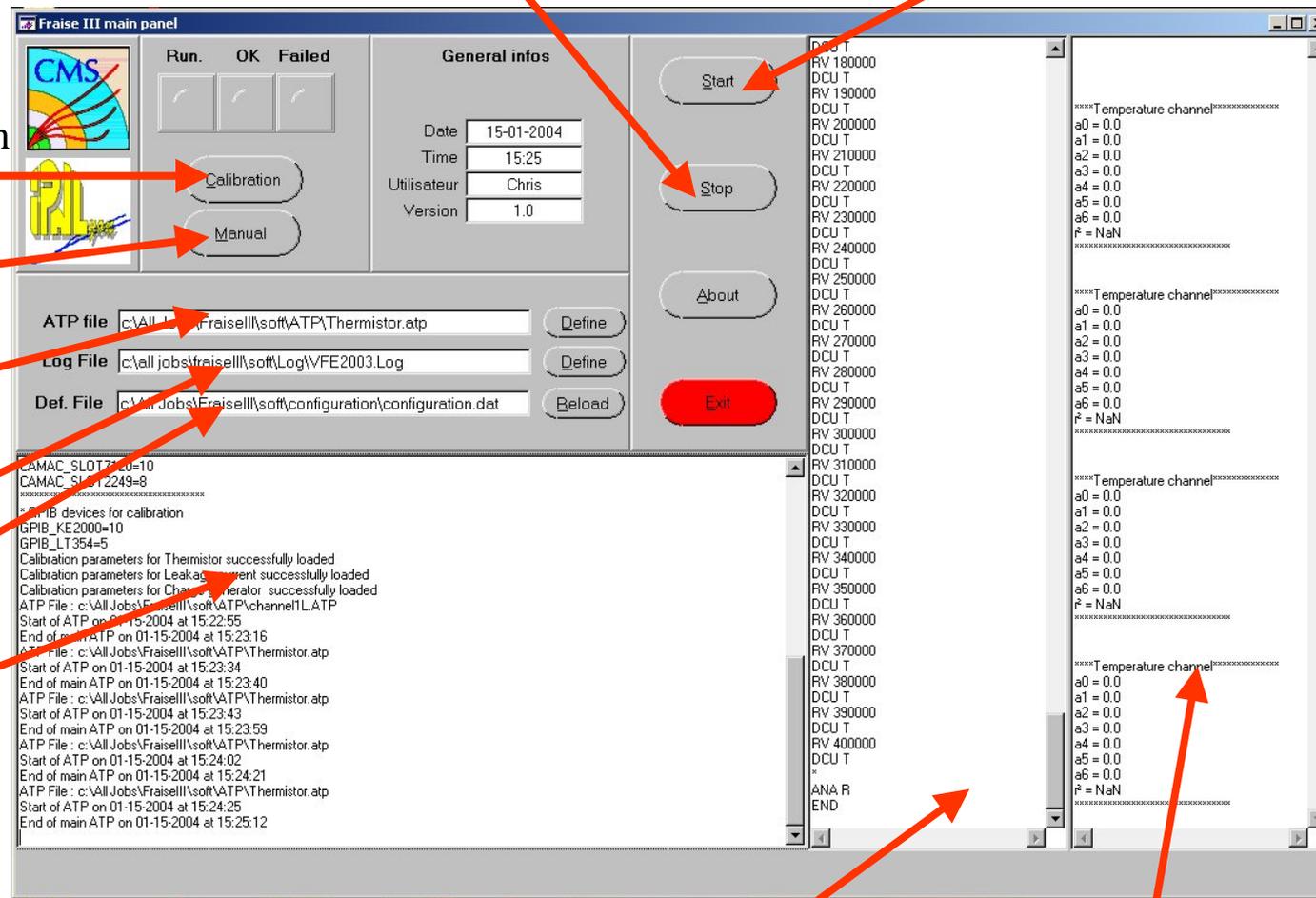
Crate (avant)



Crate (arriere)

- Arrêt de la séquence
- Démarrage de la séquence

- Calibration du banc
- Pilotage manuel
- Fichier de desc. des tests
- Log
- Param. du banc
- Log général



- Log des tests réalisés
- Résultats



Avancement



Banc de déverminage:

- Operationnel pour 20 cartes
- Production pour 300 cartes lancée

Banc de calibration

- 4 crates fonctionnels avec motherboards
- 4 cartes Sockdaq OK ou en fin de test
- Logiciel OK (meme si surement encore buggé...)
- Production pour 45 cartes Sockdaq en cours